

Universidade Federal de Pelotas

Instituto de Física e Matemática

Departamento de Informática

Bacharelado em Ciência da Computação

Técnicas Digitais Aula 25

6. Blocos de Memória: estrutura e funcionamento de memórias ROM, RAM, Flash e bancos de registradores.

Profs. José Luís Güntzel & Luciano Agostini

{guntzel,agostini}@ufpel.edu.br

www.ufpel.edu.br/~guntzel/TD/TD.html

Armazenamento de Informação

Registradores:

- (+) Alta velocidade
- (-) Pequenas quantidades de informação (1 palavra por vez)

Memórias:

- (-) Menor velocidade
- (+) Dispositivos para grandes quantidades de informações

Tecnologias de Memória

ROM (Read-Only Memory):

- Permite apenas leitura (consulta)
- Conteúdo é escrito (gravado) quando da fabricação ou quando da personalização
- Não perde o conteúdo se a alimentação for interrompida

RAM (Random-Access Memory):

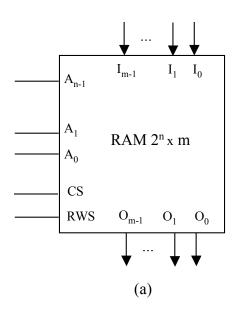
- Permite leitura e escrita
- Perde o conteúdo se a alimentação for interrompida

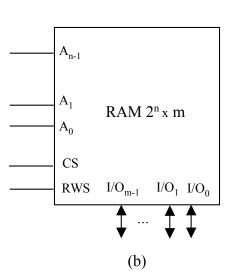
Organização de uma Memória RAM

| endereço em binário | endereço em decimal | conteúdo (exemplo) |
|------------------------|------------------------|-----------------------|
| 0000 | 0 | 0110100 |
| 0001 | 1 | 0110100 |
| 0010 | 2 | 1011100 |
| 0011 | 3 | 1010001 |
| 0100 | 4 | 0110101 |
| 0101 | 5 | 1110110 |
| 0110 | 6 | 1010001 |
| 0111 | 7 | 0001101 |
| | | : |
| | : | 1 : |
| 1110 | $2^{n}-2$ | 0001100 |
| 1111 | $2^{n}-1$ | 1001100 |

Blocos de Memória RAM

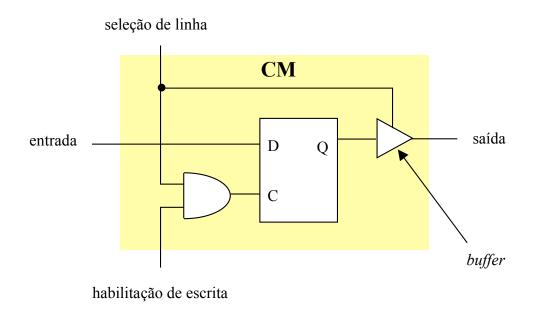
Organização Externa



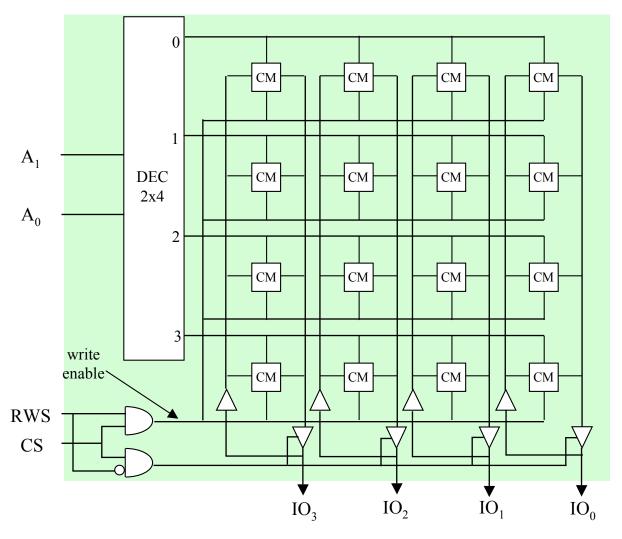


Blocos de Memória RAM

Organização de um Bit

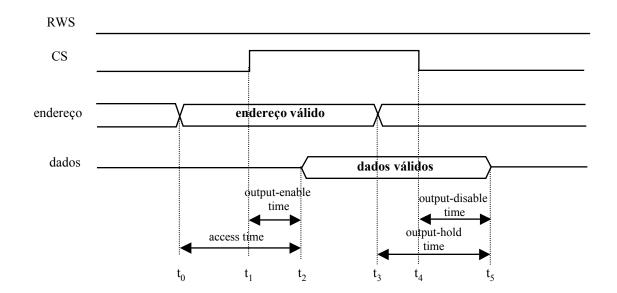


Blocos de Memória RAM



Blocos de Memória RAM

Diagrama de Tempos para um Ciclo de Leitura



Blocos de Memória RAM

Diagrama de Tempos para um Ciclo de Escrita

